

《微型计算机原理与接口技术》

图书基本信息

书名：《微型计算机原理与接口技术》

13位ISBN编号：9787111160250

10位ISBN编号：7111160258

出版时间：2005-1

出版社：机械工业出版社

作者：张荣标

页数：429

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《微型计算机原理与接口技术》

内容概要

本书以Intel系列微处理顺为背景，介绍了微型计算机原理与接口技术。全书以弄懂原理、掌握应用为编写宗旨，在内容安排上注重系统性、逻辑性、先进性与实用性。本书分三个部分：微型计算机原理部分，汇编语言程序设计部分，接口与应用部分。根据Intel系列微处理器的向下兼容性，着重讲解了16位微型计算机的工作原理、指令系统、8086汇编语言程序设计以及接口技术。考虑到目前32位CPU的广泛应用，又重点介绍了其代表芯片80386的工作原理，特别是80386的存储器管理技术。为了便于读者自学，在内容安排方面除附有一定的习题外，还增设了详细的习题例解。本书可作为高等院电气信息类专业教材，也可作为计算机等级考试的参考教材，还可供从一微型系统设计的应用的技术人员自学和参考。

《微型计算机原理与接口技术》

书籍目录

出版说明	前言	第1章 微型计算机基础	1.1 计算机中的数制与码制	1.1.1 计算机中的数制
			1.1.2 计算机中的码制及补码运算	1.1.3 计算机中的小数点问题
			1.1.4 计算机中信息的编码	1.2 微型计算机的组成
1.2	微型计算机的组成	1.2.1 微型计算机的结构	1.2.2 个人台式计算机的硬伯构成实例	1.3 计算机的基本工作原理
1.3	计算机的基本工作原理	1.3.1 模型计算机	1.3.2 程序运行过程	1.4 习题例解
1.5	习题例解	第2章 80X86微处理器	2.1 微处理顺的发展	2.2 8086微处理器
2.1	微处理顺的发展	2.2 8086微处理器	2.2.1 8086 CPU 内部功能结构	2.2.2 8086 CPU 内部流水线管理工作原理
2.2	8086微处理器	2.2.1 8086 CPU 内部功能结构	2.2.2 8086 CPU 内部流水线管理工作原理	2.2.3 8086 CPU 的存储器组织
2.2.1	8086 CPU 内部功能结构	2.2.2 8086 CPU 内部流水线管理工作原理	2.2.3 8086 CPU 的存储器组织	2.2.4 8086 CPU 部线周期的概念
2.2.2	8086 CPU 内部流水线管理工作原理	2.2.3 8086 CPU 的存储器组织	2.2.4 8086 CPU 部线周期的概念	2.2.5 8086 CPU 的引脚信号及工作模式
2.2.3	8086 CPU 的存储器组织	2.2.4 8086 CPU 部线周期的概念	2.2.5 8086 CPU 的引脚信号及工作模式	2.2.6 8086 CPU 操作时序
2.2.4	8086 CPU 部线周期的概念	2.2.5 8086 CPU 的引脚信号及工作模式	2.2.6 8086 CPU 操作时序	2.3 80286微处理器
2.2.5	8086 CPU 的引脚信号及工作模式	2.2.6 8086 CPU 操作时序	2.3 80286微处理器	2.3.1 80286 CPU的主要性能
2.2.6	8086 CPU 操作时序	2.3 80286微处理器	2.3.1 80286 CPU的主要性能	2.3.2 80286 CPU的功能结构
2.3	80286微处理器	2.3.1 80286 CPU的主要性能	2.3.2 80286 CPU的功能结构	2.3.3 80286 CPU的寄存器
2.3.1	80286 CPU的主要性能	2.3.2 80286 CPU的功能结构	2.3.3 80286 CPU的寄存器	2.3.4 80286 CPU的存储器寻址
2.3.2	80286 CPU的功能结构	2.3.3 80286 CPU的寄存器	2.3.4 80286 CPU的存储器寻址	2.4 80386微处理器
2.3.3	80286 CPU的寄存器	2.3.4 80286 CPU的存储器寻址	2.4 80386微处理器	2.4.1 80386 CPU的主要性能
2.3.4	80286 CPU的存储器寻址	2.4 80386微处理器	2.4.1 80386 CPU的主要性能	2.4.2 80386 CPU的功能结构
2.4	80386微处理器	2.4.1 80386 CPU的主要性能	2.4.2 80386 CPU的功能结构	2.4.3 80386 CPU的寄存器
2.4.1	80386 CPU的主要性能	2.4.2 80386 CPU的功能结构	2.4.3 80386 CPU的寄存器	2.4.4 80386 CPU的存储器管理
2.4.2	80386 CPU的功能结构	2.4.3 80386 CPU的寄存器	2.4.4 80386 CPU的存储器管理	2.5 80486微处理器
2.4.3	80386 CPU的寄存器	2.4.4 80386 CPU的存储器管理	2.5 80486微处理器	2.5.1 80486 CPU的主要性能
2.4.4	80386 CPU的存储器管理	2.5 80486微处理器	2.5.1 80486 CPU的主要性能	2.5.2 80486 CPU的功能结构
2.5	80486微处理器	2.5.1 80486 CPU的主要性能	2.5.2 80486 CPU的功能结构	2.6 Pentium系列微处理器
2.5.1	80486 CPU的主要性能	2.5.2 80486 CPU的功能结构	2.6 Pentium系列微处理器	2.6.1 Pentium微处理器
2.5.2	80486 CPU的功能结构	2.6 Pentium系列微处理器	2.6.1 Pentium微处理器
2.6	Pentium系列微处理器	2.6.1 Pentium微处理器	2.7 习题例解
2.6.1	Pentium微处理器	2.7 习题例解	2.8 练习题第3章 寻址方式与指令系统
.....	2.7 习题例解	2.8 练习题第3章 寻址方式与指令系统	3.1 数据类型及其存储规则
2.7	习题例解	2.8 练习题第3章 寻址方式与指令系统	3.1 数据类型及其存储规则	3.2 计算机指令格式
2.8	练习题第3章 寻址方式与指令系统	3.1 数据类型及其存储规则	3.2 计算机指令格式	3.3 8086 CPU的寻址方式
3.1	数据类型及其存储规则	3.2 计算机指令格式	3.3 8086 CPU的寻址方式	3.4 8086指令系统
3.2	计算机指令格式	3.3 8086 CPU的寻址方式	3.4 8086指令系统	3.5 80x86的寻址方式及新增的指令
3.3	8086 CPU的寻址方式	3.4 8086指令系统	3.5 80x86的寻址方式及新增的指令	3.6 习题例解
3.4	8086指令系统	3.5 80x86的寻址方式及新增的指令	3.6 习题例解	3.7 练习题第4章 汇编语言语法和DOS功能调用
3.5	80x86的寻址方式及新增的指令	3.6 习题例解	3.7 练习题第4章 汇编语言语法和DOS功能调用	第5章 汇编程序程序设计
3.6	习题例解	3.7 练习题第4章 汇编语言语法和DOS功能调用	第5章 汇编程序程序设计	第6章 存储器
3.7	练习题第4章 汇编语言语法和DOS功能调用	第5章 汇编程序程序设计	第6章 存储器	第7章 中断
第5章	汇编程序程序设计	第6章 存储器	第7章 中断	第8章 输入/输出接口基础与总线
第6章	存储器	第7章 中断	第8章 输入/输出接口基础与总线	第9章 可编程并行接口芯片8255A
第7章	中断	第8章 输入/输出接口基础与总线	第9章 可编程并行接口芯片8255A	第10章 计数器/定时器接口芯片825
第8章	输入/输出接口基础与总线	第9章 可编程并行接口芯片8255A	第10章 计数器/定时器接口芯片825	第11章 串行通信及可编程接口芯片8251A
第9章	可编程并行接口芯片8255A	第10章 计数器/定时器接口芯片825	第11章 串行通信及可编程接口芯片8251A	第12章 可编程DMA控制器 - 8237A
第10章	计数器/定时器接口芯片825	第11章 串行通信及可编程接口芯片8251A	第12章 可编程DMA控制器 - 8237A	附录A 8086指令表
第11章	串行通信及可编程接口芯片8251A	第12章 可编程DMA控制器 - 8237A	附录A 8086指令表	附录B 伪操作指令表
第12章	可编程DMA控制器 - 8237A	附录A 8086指令表	附录B 伪操作指令表	附录C DOS功能调用表
附录A	8086指令表	附录B 伪操作指令表	附录C DOS功能调用表	参考文献

《微型计算机原理与接口技术》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com