

《VHDL芯片设计》

图书基本信息

书名：《VHDL芯片设计》

13位ISBN编号：9787111178040

10位ISBN编号：7111178041

出版时间：2006-1

出版社：机械工业出版社

作者：陈荣,陈华

页数：287

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《VHDL芯片设计》

内容概要

本书是为熟练掌握VHDL，芯片设计而编写的基础教材。本书以VHDL语言为载体，详细介绍了功能仿真软件ModelSim、综合软件Synplify、时序仿真软件MaxplusII，并通过丰富的实例对照，全面介绍良好的VHDL编程风格。重点讲述数字电路设计的概念，内容涵盖VHDL行为模型、层次式模块化设计、组合逻辑电路设计、状态机设计、测试平台设计等，并以大量VHDL程序实例演示说明有关应用程序的设计过程，介绍主流的编程思想及方法，培养读者的代码编写能力及良好的设计风格。

本书内容深入浅出，覆盖面广，图文并茂，独具特色。既有丰富的理论知识，也有大量的实战范例，使读者能循序渐进，由浅入深。

本书是在作者多年实践基础上编写的，适合作为电子、电机等专业相关课程的教材，对于从事电子工程设计的科技人员，本书也是极佳的参考。

《VHDL芯片设计》

书籍目录

序言	第1章 VHDL设计概念	1.1 数字电路设计简介	1.2 ASIC和FPGA组件比较	1.2.1
ASIC	1.2.2 FPGA	1.3 FPGA和ASIC设计流程简介	1.4 数字电路设计所需考虑的因素	
第2章 EDA软件介绍	2.1 功能仿真软件ModelSim	2.1.1 ModelSim简介	2.1.2 建立一个新的项目	2.1.2
2.1.3 基本VHDL仿真	2.1.4 除错	2.1.5 Finding names and values		
2.1.6 使用Wave窗口	2.1.7 性能分析器仿真	2.1.8 Code Coverage仿真	2.1.9	
ModelSim 常用指令集	2.2 综合工具Synplify	2.2.1 Synplify简介	2.2.2 Synplify的特色	
2.2.3 Synplify FPGA设计流程	2.2.4 安装事项	2.2.5 Synplify用户接口	2.2.6	
设定源文件	2.2.7 检查源文件	2.2.8 RTL View	2.2.9 Synplify Altera Flow	2.3
Altera MaxplusII EDA Tool	2.3.1 Maxplus 版本介绍及安装方式	2.3.2 设计输入		
2.3.3 功能仿真	2.3.4 平面布局	2.4 结论	第3章 初探HDL语言	3.1 HDL的好处
3.2 VHDL和Verilog的比较	3.3 如何选择电路的结构	3.4 HDL程序的组成	3.5 HDL	
程序结构	第4章 基本VHDL要素	4.1 标识符	4.2 数据对象	4.3 数据类型
4.3.1 标量数据类型	4.3.2 复合数据类型	4.3.3 数组数据类型	4.3.4 记录数据类型	
4.4 运算操作符	第5章 VHDL行为模型	5.1 简介	5.2 实体声明	5.3 结构体
5.4 进程语句	5.5 变量赋值语句	5.6 信号赋值语句	5.7 Wait 语句	5.8 if语句
5.9 Case 语句	5.10 Null 语句	5.11 Loop语句	5.12 Exit 语句	5.13 Next 语句
5.14 Assertion 语句	5.15 Report 语句	5.16 信号赋值语句进阶探讨	5.16.1 惯性延迟	
模型	5.16.2 传输延迟模型	5.17 建立信号波形	5.18 多进程	第6章 数据流模型.....
第7章 结构化模型	第8章 VHDL中的属性和配置	第9章 层次式模块化设计	第10章 子程序及包	第11章
组合逻辑电路设计	第12章 时序逻辑电路设计	第13章 状态机设计	第14章 测试平台	第15章 RTL Coding
Guideline	第16章 高级设计范例			

《VHDL芯片设计》

媒体关注与评论

书评主要内容：通过大量的实例对比和详细介绍了如何形成良好的VHDL编程风格；以VHDL语言为载体，详细介绍了功能仿真软件 ModelSim、综合软件 Synplify、时序仿真软件 MaxplusII；内容深入浅出，覆盖面广，实例切合实际，演示说明有关应用程序的设计过程，图文并茂，使读者能够快速掌握设计要领；通过介绍主流的编程思想及方法，培养读者的代码编写能力及良好的设计风格；详细介绍了测试平台的建立方式。

《VHDL芯片设计》

精彩短评

- 1、最初是在图书馆看见他的就买了，拿来仔细看发现很多错误的地方，
- 2、书讲的vhdl语法还算比较细。
- 3、说的很详细，可以培养很好的编程风格

《VHDL芯片设计》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com