

# 《数字逻辑基础与Verilog设计》

## 图书基本信息

书名：《数字逻辑基础与Verilog设计》

13位ISBN编号：9787111203568

10位ISBN编号：7111203569

出版时间：2006-12

出版社：机械工业出版社

作者：Brown,

页数：844

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：[www.tushu000.com](http://www.tushu000.com)

# 《数字逻辑基础与Verilog设计》

## 内容概要

本书是为数字逻辑设计入门课程准备的教科书，这门课是大多数电气和计算机工程学科的基础课程。成功的逻辑电路设计人员必须深入理解基本概念，并熟练地掌握计算机辅助设计工具。本书很好地兼顾了基本概念的教学和计算机辅助工具的实际应用，着重介绍电路的综合并解释如何在实际的芯片上实现电路。书中通过许多例子来引入基本概念，这些例子涉及简单的电路设计，当中不但用手工的方法，也用现代的基于计算机辅助设计的方法来完成设计。本书使用的计算机辅助设计工具是当前流行的MAX+plusII软件，它能自动地把Verilog设计映射到复杂可编程逻辑器件(CPLD)和现场可编程门阵列(FPGA)中，而这两种器件是工业界最常用的可编程逻辑器件。随书光盘中包括MAX+plusII软件，以便学生能第一手操作、运行和测试书中的各个设计范例。

# 《数字逻辑基础与Verilog设计》

## 作者简介

Stephen Brown，多伦多大学电气与计算机工程系副教授，同时也是Altera公司多伦多技术中心的软件开发部主任。目前他的研究兴趣包括：现场可编程超大规模集成电路技术和计算机体系结构。

# 《数字逻辑基础与Verilog设计》

## 书籍目录

ChapterChapter 1 DESIGN CONCEPTS 1.1 Digital Hardware 1.2 The Design Process 1.3 Design of Digital Hardware 1.4 Logic Circuit Design in This Book 1.5 Theory and Practice Chapter 2 INTRODUCTION TO LOGIC CIRCUITS 2.1 Variables and Functions 2.2 Inversion 2.3 Truth Tables 2.4 Logic Gates and Networks 2.5 Boolean Algebra 2.6 Synthesis Using AND , OR , and NOT Gates 2.7 NAND and NOR Logic Networks 2.8 Design Examples 2.9 Introduction to CAD Tools 2.10 Introduction to Verilog 2.11 Concluding Remarks Chapter 3 IMPLEMENTATION TECHNOLOGYU 3.1 Transistor Switches 3.2 NMOS Logic Gates 3.3 CMOS Logic Gates 3.4 Negative Logic System 3.5 Standard Chips 3.6 Custom Chips,Standard Cells,and Gate Arrays 3.8 Practical Aspects.....Chapter 4 OPTIMIZED IMPLEMENTATION OF LOGIC FUNCTIONSChapter 5 NUMBER REPRESENTATION AND ARITHMETIC CIRCUITTSChapter 6 COMBINATIONAL-CIRCUIT BUILDING BLOCKSChapter 7 ELIP-FLOPS,REGISTERS, COUNTERS,AND A SIMPLE PROCESSORChapter 8 SYNCHRONOUS SEQUENTIAL CIRCUITTSChapter 9 ASYNCHRONOUS SEQUENTIAL CIRCUITTSChapter 10 DIGITAL SYSTEM DESIGNChapter 11 TESTNG OF LOGIC CIRCUITTSAppendix A VERILOG REFERENCEAppendix B TUTORIAL1Appendix C TUTORIAL1Appendix D TUTORIAL1Appendix E COMMERCIAL DEVICESINDEX

# 《数字逻辑基础与Verilog设计》

## 精彩短评

- 1、不错哦！挺好的，不过还没开始看嘿嘿
  - 2、经典英文原版教材，就是印刷字太小了，要是放大到A4或者16开就好了。
  - 3、这本书的质量本来就差，我原价购买，还不让评论，亚马逊的胸襟真的不能跟当当比！
  - 4、书不错，但是最新的第二版已经出来好久了，这是第一版，并且书给人的感觉太沉旧，纸张的质量也不好
  - 5、每章内容衔接非常合理,比较容易理解,与中文版相比,比中文书籍介绍的更清晰.非常值得推荐的一本外文数字逻辑方面的书.
  - 6、好书，数字逻辑初学者的好教程，基本不需要模拟电路的基础，同时将Verilog一起介绍，符合数字电路学习的工程需要。如果手上有一块FPGA的板子，学数字逻辑将事半功倍
  - 7、其实买这本书就是为了练练英语，熟悉一下verilog。
- 以前看的教材是中文的，纯器件图的，换换口味~
- 8、许铭大四
  - 9、这本基础的入门级 数字逻辑和 verilog 教材挺适合我，看英文版比中文的舒服些，毕竟是原汁原味

但是这个书的品相不好，右下角后面几十页 明显的褶皱痕迹，貌似在库里放很久的样子  
翻开书皮第一页，中线的胶都开了。。 不过不影响阅读

# 《数字逻辑基础与Verilog设计》

## 版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:[www.tushu000.com](http://www.tushu000.com)