

《基于VHDL与Quartus II软肌

图书基本信息

书名：《基于VHDL与Quartus II软件的可编程逻辑器件应用与开发》

13位ISBN编号：9787118073560

10位ISBN编号：7118073563

出版时间：2011-4

出版社：国防工业

作者：郑燕//赫建国

页数：240

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《基于VHDL与Quartus II软件

内容概要

《基于VHDL与QuartusII软件的可编程逻辑器件应用与开发》是在作者多年来参与全国大学生电子设计竞赛的赛前学生训练、竞赛指导工作以及电子线路课程教学改革经验总结的基础上编写的，在赛前学生训练的教学过程中改革了以往课程的授课方式，通过一系列具有明确目的的设计任务来组织教学。通过合理地安排这些设计任务，把学生感到困难的教学内容进行分解，把一个高的台阶分解成若干小的台阶，同时，方便学生从开始上课就接触实际的电路组装和软件编程，使其立刻就能体会到成功的喜悦，提高学习的兴趣。

书籍目录

第1章 可编程逻辑器件 目标 引言 1.1 数字集成电路的分类 1.1.1 标准逻辑器件 1.1.2 微处理器
1.1.3 专用集成电路 1.2 标准逻辑器件基础知识 1.2.1 数字电路的描述 1.2.2 组合逻辑电路 1.2.3 时
序逻辑电路 1.3 可编程逻辑器件基础知识 1.3.1 可编程逻辑器件基础 1.3.2 可编程逻辑器件内部电路
的描述 1.3.3 可编程逻辑器件内部电路的分类 1.4 ALTERA公司的可编程逻辑器件 1.4.1 复杂可编程
逻辑器件 1.4.2 现场可编程门阵列器件 小结 习题第2章 Quadus 开发软件 目标 引言 2.1 Quadus
简介 2.2 Quanus 集成开发软件的工作窗口 2.3 创建工程 2.4 设计的输入 2.5 设计的编译 2.6 设计的
功能仿真 2.6.1 创建仿真波形文件 2.6.2 设计的功能仿真 2.6.3 设计的时序仿真 小结 习题第3章
VHDL程序的结构 目标 引言 3.1 VHDL语言的产生及发展 3.2 VHDL程序的最简单结构 3.2.1 VHDL
程序的基本格式 3.2.2 VHDL程序的仿真 3.3 实体 3.3.1 实体的格式 3.3.2 VHDL语言的标识符
3.3.3 端口模式 3.3.4 端口的数据类型 3.4 结构体 3.5 VHDL程序的结构 3.5.1 VHDL程序的基本单元
3.5.2 VHDL库 3.5.3 STD_LOGIC数据类型 小结 习题第4章 并行语句 目标 引言 4.1 数据类型 4.1.1
预定义的数据类型 4.1.2 数据类型转换 4.2 VHDL的运算符 4.2.1 赋值运算符 4.2.2 逻辑运算符
4.2.3 算术运算符 4.2.4 关系运算符 4.2.5 移位操作符 4.2.6 并置运算符第5章 顺序语句第6章
可编程逻辑器件的编程 / 配置第7章 状态机第8章 Quadus 开发软件深入使用第9章 Vhdl的深入使用
第10章 时钟电路第11章 信号产生器的设计第12章 Nios 软核处理器参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com