

# 《微型计算机原理与应用》

## 图书基本信息

书名：《微型计算机原理与应用》

13位ISBN编号：9787118058673

10位ISBN编号：711805867X

出版时间：2008-8

出版社：国防工业出版社

作者：杨艳慈

页数：266

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：[www.tushu000.com](http://www.tushu000.com)

# 《微型计算机原理与应用》

## 内容概要

《微型计算机原理与应用》共分11章，内容包括:微型计算机基础知识，微型计算机中的数制与编码，8086微处理器，8086指令系统，汇编语言程序设计，半导体存储器，输入输出接口，中断控制器，定时/计数器，并行通信与并行接口，串行通信与串行接口。

《微型计算机原理与应用》以培养学生应用能力为主线，注重理论与实际相结合，并以大量实例进行分析讲解，思路清晰，层次结构分明，内容细致、透彻，便于自学。

《微型计算机原理与应用》既可以作为高等职业院校、高等专科学校计算机类、通信类、控制类、电子类及机电类专业的教学用书，也可作为工程技术人员的参考资料。

# 《微型计算机原理与应用》

## 书籍目录

第1章 微型计算机的基础知识	1.1 概述	1.1.1 微型计算机的发展概况	1.1.2 微型计算机的特点和应用	1.1.3 微型计算机的分类	1.1.4 微型计算机的主要性能指标	1.2 计算机的基本结构和工作原理	1.2.1 计算机的基本结构	1.2.2 计算机的工作原理	1.3 微型计算机的系统结构	1.3.1 微型计算机的系统与系统的层次结构	1.3.2 微型计算机的硬件结构	1.3.3 微型计算机的软件系统	思考题与习题								
第2章 微型计算机中的数制与编码	2.1 数制及编码	2.1.1 数值型数据表示及其转换	2.1.2 非数值型数据的编码	2.2 二进制数在计算机中的表示	2.2.1 机器数与真值	2.2.2 带符号数的机器数表示	2.2.3 实数的机器数表示	2.3 计算机中数值数据的运算	2.3.1 补码的加减运算	2.3.2 溢出的概念及判断方法	2.3.3 数值数据的逻辑运算	思考题与习题									
第3章 8086微处理器	3.1 8086微处理器的结构	3.1.1 8086的功能结构	3.1.2 8086的寄存器结构	3.2 8086的引脚信号及工作模式	3.2.1 最小模式和最大模式的概念	3.2.2 8086的引脚及其功能	3.2.3 最小模式及其系统结构	3.2.4 最大模式和系统组成	3.3 8086的存储器分段组织	3.3.1 8086的存储器地址空间和数据存储格式	3.3.2 存储器的分段结构	3.3.3 8086系统中的堆栈	3.4 8086的总线工作周期	思考题与习题							
第4章 8086的指令系统	4.1 寻址方式	4.1.1 数据操作数的寻址方式	4.1.2 转移地址寻址方式	4.2 8086指令系统	4.2.1 数据传送指令	4.2.2 算术运算类指令	4.2.3 位操作类指令	4.2.4 串操作指令	4.2.5 控制转移指令	4.2.6 处理器控制指令	4.3 DOS功能调用	4.3.1 DOS软件中断和系统功能调用	4.3.2 常用的几种系统功能调用	思考题与习题							
第5章 汇编语言程序设计	5.1 汇编语言程序设计的方法	5.1.1 汇编语言程序设计的过程	5.1.2 程序设计的基本结构	5.1.3 程序设计的方法	5.2 汇编语言源程序的结构	5.2.1 分段结构	5.2.2 汇编语言源程序语句的类型及组成	5.2.3 名字和标号	5.2.4 助记符和定义符	5.2.5 操作数	5.2.6 注释	5.3 伪操作指令	5.3.1 数据定义伪指令	5.3.2 符号定义伪指令	5.3.3 段定义伪指令	5.3.4 过程定义伪指令	5.3.5 其他伪操作指令	5.4 汇编语言程序的上机过程	5.4.1 建立汇编语言的工作环境	5.4.2 汇编语言程序上机调试的步骤	思考题与习题
第6章 半导体存储器	6.1 概述	6.1.1 半导体存储器的分类	6.1.2 半导体存储器的组成	6.1.3 半导体存储器的主要性能指标	6.2 随机存储器	6.2.1 静态随机存储器	6.2.2 动态随机存储器	6.3 只读存储器	6.3.1 掩膜ROM	6.3.2 可编程ROM	6.3.3 可擦除、可编程ROM	6.3.4 电可擦除可编程ROM	6.3.5 Flash存储器	6.4 存储器与CPU的接口技术	6.4.1 存储器与CPU的连接	6.4.2 存储器的扩展技术	6.4.3 存储器的地址译码	6.4.4 8086存储器子系统的设计	思考题与习题		
第7章 输入输出接口	7.1 输入输出接口概述	7.1.1 IO接口的概念	7.1.2 CPU与IO之间的接口信号	7.1.3 IO接口的一般结构	7.2 IO端口及其寻址方式	7.2.1 IO端口与端口的操作	7.2.2 IO端口的寻址方式	7.2.3 IBM-PC系统中的IO端口地址分配	7.3 CPU与外设之间的数据传送方式	7.3.1 无条件传送方式	7.3.2 查询传送方式	7.3.3 中断传送方式	7.3.4 直接存储器存取方式	思考题与习题							
第8章 中断控制器	8.1 中断概述	8.1.1 中断基本概念	8.1.2 中断源与中断识别	8.1.3 中断优先级排队方式	8.1.4 中断过程	8.2 8086的中断系统	8.2.1 8086系统的向量中断	8.2.2 8086系统的中断结构	8.2.3 8086中断响应周期	8.2.4 中断向量表的建立	8.3 可编程中断控制器8259A	8.3.1 8259A的功能结构	8.3.2 8259A的工作方式	8.3.3 8259A的级联使用	8.4 8259A在微型计算机系统中的应用	8.4.1 8259A的编程命令的使用	8.4.2 8259A应用举例	思考题与习题			
第9章 定时计数器	9.1 定时计数器概述	9.1.1 定时计数器的分类	9.1.2 定时方法	9.2 可编程计数定时控制器	9.2.1 8253外部特性	9.2.2 8253内部结构	9.2.3 工作方式选择控制字	9.2.4 8253的通道工作方式	9.2.5 8253的编程	9.3 8253应用举例	思考题与习题										
第10章 并行通信与并行接口	10.1 并行传输概述	10.1.1 并行传输的特点	10.2 简单的并行接口	10.3 可编程并行接口8255A	10.3.1 8255结构及特点	10.3.2 8255A的方式0及其应用	10.3.3 工作方式1应用举例	10.3.4 8255方式2的应用	10.3.5 8255A与LED数码管接口应用举例	思考题与习题											
第11章 串行通信与串行接口	11.1 串行通信接口概述	11.1.1 串行通信	11.1.2 串行通信协议	11.1.3 典型串行接口	11.1.4 串行数据的传送方式	11.2 可编程串行通信接口芯片8251A	11.2.1 8251A内部结构及功能	11.2.2 8251A的控制字及其工作方式	11.3 8251A串行接口应用举例	思考题与习题											
附录A	ASCII码表	附录B	ASCII码表中控制符号的定义	附录C	DOS系统功能调用表 (INT 21H)	参考文献															

# 《微型计算机原理与应用》

## 版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:[www.tushu000.com](http://www.tushu000.com)