

《51系列单片机原理与实验教程》

图书基本信息

书名：《51系列单片机原理与实验教程》

13位ISBN编号：9787560619583

10位ISBN编号：7560619584

出版时间：2007-12

出版社：西安电科大

作者：邹应全

页数：244

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

书籍目录

第1章 绪论1.1 单片微型计算机1.1.1 单片机的发展概况1.1.2 单片机的发展趋势1.2 单片机的应用1.3 AVR、51和PIC系列8位单片机性能的比较1.3.1 51系列1.3.2 PIC系列1.3.3 AVR系列1.4 51系列单片机的主要生产厂及特点1.4.1 Atmel公司的51系列单片机1.4.2 Cygnal公司的51系列单片机1.4.3 SST公司的51系列单片机1.4.4 Philips公司的51系列单片机1.4.5 华邦公司的51系列单片机1.4.6 Cypress公司的51系列单片机习题与思考题第2章 MCS-51单片机的硬件组成2.1 MCS-51单片机的外部特性2.1.1 引脚说明及特性2.1.2 外部总线2.2 AT89S52单片机的内部组成2.2.1 基本组成模块2.2.2 内部原理图2.3 CPU及复位电路2.3.1 CPU2.3.2 复位和复位电路2.4 I/O端口2.4.1 端口功能2.4.2 端口操作2.5 存储器2.5.1 程序存储器2.5.2 内部数据存储器2.5.3 外部数据存储器2.6 专用功能寄存器2.6.1 累加器 (ACC) 2.6.2 B寄存器 (B) 2.6.3 程序状态字 (PSW) 2.6.4 堆栈指针 (SP) 2.6.5 数据指针 (DPTR) 2.6.6 端口 P0~P32.6.7 串行数据缓冲器 (SBUF) 2.6.8 定时器/计数器 (T0、T1、T2) 2.6.9 辅助寄存器2.6.10 其他控制寄存器2.7 中断系统2.7.1 中断请求源2.7.2 中断控制2.7.3 中断优先级机构2.7.4 中断响应过程2.7.5 外部中断触发方式2.7.6 中断响应时间2.7.7 中断的单步操作2.7.8 外部中断扩展2.8 定时器/计数器2.8.1 定时器/计数器0和定时器/计数器2.8.2 定时器/计数器2.9 串行接口2.9.1 串行接口控制寄存器SCON及波特率选择位2.9.2 串行接口的操作方式2.9.3 波特率2.10 看门狗定时器 (WDT) 2.10.1 看门狗的使用2.10.2 看门狗在掉电模式和空闲模式下的使用2.11 掉电模式和空闲模式2.11.1 空闲模式2.11.2 掉电模式习题与思考题第3章 MCS-51指令系统[WT]第4章 MCS-51汇编语言程序设计第5章 C51应用基础[WT]第6章 AT89S5X实验系统第7章 基础实验第8章 综合设计性实验附录A 8051单片机的常用指令附录B 实验模块原理图附录C 测温系统原理图附录D Atmel公司51系列单片机选型表参考文献

《51系列单片机原理与实验教程》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com