

# 《数字电子技术教程》

## 图书基本信息

书名：《数字电子技术教程》

13位ISBN编号：9787121026157

10位ISBN编号：7121026155

出版时间：2006-6

出版社：电子工业出版社

作者：吴晓渊

页数：235

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：[www.tushu000.com](http://www.tushu000.com)

# 《数字电子技术教程》

## 内容概要

数字电子技术是一门技术基础课程。本书是针对应用型本科教育对数字电子技术的教学要求而编写的。本书一方面注重基础理论知识的传授，另一方面注重应用能力的提高。在内容安排上，除了常规的教学内容外，在最后一章还增加了数字电子技术仿真及应用开发工具方面的内容。本书内容全面丰富，论述系统清晰，实践性和可操作性强，可作为应用型本科或者普通本科院校电子电气和相关专业数字电子技术课程的教材，也可以作为工程技术人员的参考书。

本书从数字电子技术应用和设计的角度出发，系统地介绍了数字电路的基本组成单元及各种典型电路，讲解了数字电路的基本概念、基本分析方法和设计方法，最后还简介了数字电路仿真技术和应用开发工具。各章均附有例题、习题和小结，并给出了习题参考答案。

本书可作为应用型本科或者普通本科院校电子电气和相关专业数字电子技术课程的教材，也可以作为工程技术人员的参考书。

# 《数字电子技术教程》

## 书籍目录

第1章 数字逻辑基础知识 1.1 数制与码制 1.2 与、或、非三种基本逻辑运算 1.3 逻辑代数的基本公式、基本定理 1.4 逻辑函数及其化简 1.5 约束项、任意项和无关项 本章小结 习题第2章 逻辑门电路 2.1 半导体二极管门电路 2.2 半导体三极管门电路 2.3 TTL门电路 2.4 CMOS门电路 本章小结 习题第3章 组合逻辑电路的分析及应用设计 3.1 组合逻辑电路的分析方法 3.2 编码器 3.3 译码器 3.4 数据选择器 3.5 数值比较器 3.6 半加器和全加器 3.7 组合逻辑电路的设计方法及设计实例 3.8 冒险竞争 本章小结 习题第4章 触发器 4.1 RS触发器 4.2 JK触发器 4.3 D触发器 4.4 触发器逻辑功能转换 本章小结 习题第5章 时序逻辑电路 5.1 时序逻辑电路概述 5.2 时序逻辑电路的分析方法 5.3 寄存器和移位寄存器 5.4 计数器 5.5 同步时序逻辑电路的设计方法 本章小结 习题第6章 脉冲波形的产生与整形.....第7章 半导体存储器件第8章 数/模和模/数转换第9章 可编程逻辑器件第10章 数字电子技术仿真及应用开发工具部分习题参考答案参考文献

# 《数字电子技术教程》

## 版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:[www.tushu000.com](http://www.tushu000.com)