

《DSP原理与应用》

图书基本信息

书名：《DSP原理与应用》

13位ISBN编号：9787121058134

10位ISBN编号：7121058138

出版时间：2008-1

出版社：电子工业

作者：唐俊英

页数：226

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《DSP原理与应用》

内容概要

书籍目录

第1章 DSP系统与DSP芯片1.1 DSP系统1.1.1 DSP概述1.1.2 DSP系统的特点1.1.3 DSP系统的设计过程1.1.4 DSP的应用1.2 DSP芯片1.2.1 DSP芯片的特点1.2.2 DSP芯片的基本结构1.2.3 DSP芯片的分类1.2.4 DSP芯片的选择小结习题第2章 TMS320LF240x的基本原理2.1 TMS320LF240x的硬件结构2.1.1 TMS320LF240x的硬件结构特点2.1.2 TMS320LF240x的引脚说明2.2 TMS320LF240x的片内主要功能模块2.2.1 中央处理单元 (CPU) 2.2.2 辅助寄存器算术单元 (ARAU) 2.2.3 状态寄存器2.3 存储器和I/O空间2.3.1 程序存储器2.3.2 数据存储器2.3.3 I/O空间2.4 系统配置寄存器2.4.1 系统配置寄存器 (SCSR1) 2.4.2 系统配置寄存器 (SCSR2) 2.5 系统的中断管理2.5.1 中断简介2.5.2 中断的过程2.5.3 中断向量和优先级分配2.5.4 中断管理寄存器2.5.5 中断的实现方法2.5.6 中断的一些其他相关问题小结习题第3章 TMS320LF240x的软件结构3.1 TMS320LF240x的寻址方式3.1.1 立即寻址方式3.1.2 直接寻址方式3.1.3 间接寻址方式3.2 TMS320LF240x的汇编指令3.3 DSP软件的文件结构3.4 定点DSP芯片的数据定标及运算3.4.1 数据的定标方法3.4.2 定点算法3.5 非线性函数的处理方法小结习题第4章 TMS320LF240x的片内外设4.1 数字I/O端口4.1.1 数字I/O端口概述4.1.2 I/O端口的复用控制寄存器4.1.3 I/O端口的数据和方向控制寄存器4.1.4 I/O端口应用4.2 事件管理模块 (EVM) 4.2.1 事件管理模块概述4.2.2 事件管理器的中断管理4.2.3 通用定时器4.2.4 比较单元4.2.5 脉宽调制电路PWM4.2.6 捕获单元4.2.7 正交编码脉冲 (QEP) 电路4.3 模数转换模块 (ADC) 4.3.1 模数转换模块的特性4.3.2 自动排序器的工作原理4.3.3 模数转换模块的寄存器4.3.4 模数转换模块的转换时间、校准与自测4.3.5 模数转换模块的应用4.5 串行外设接口模块 (SPI) 4.5.1 串行通信概述4.5.2 串行外设接口的基本结构4.5.3 串行外设接口的操作4.5.4 串行外设接口的中断控制4.5.5 串行外设接口的数据格式、波特率设置和时钟模式.....第5章 TMS320LF240x的接口电路设计第6章 TMS320LF240x应用实例附录A TMS320LF240x汇编指令速查表附录B TMS320LF240x寄存器符号、名称和地址附录C TMS320LF240x汇编程序寄存器头文件F2407REGS.H附录D TMS320LF240x的中断向量和中断子向量表文件参考文献

《DSP原理与应用》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com