

《可编程器件EDA技术与实践》

图书基本信息

书名：《可编程器件EDA技术与实践》

13位ISBN编号：9787111146247

10位ISBN编号：7111146247

出版时间：2004-1

出版社：机械工业出版社

页数：309

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《可编程器件EDA技术与实践》

内容概要

电子设计自动化（EDA）技术是电子设计技术和先进的电子制造技术的核心。本书基于电子系统设计并从教学和实用角度出发，阐述了基于可编程器件EDA技术的主要内容。包括EDA技术概述。可编程逻辑器件与数字系统的设计、可编程模拟器件及其开发、EDA软件系统开发工具、硬件描述语言和EDA设计综合实例与实验。在内容上力求做到结合新颖而详尽的设计实例，深入浅出，信息量大，注重实践。使未接受过EDA实践的电类专业学生、工程技术人员使用本书能迅速进入EDA领域，掌握从事电子系统设计工作所必备的基本能力和技能；并通过EDA设计综合实例使不同层面的读者提高其EDA技术应用水平。

本书可作为高等学校电子电气信息类、仪器仪表类、自动化类及其他相近专业本、专科生电子技术综合实践与EDA课程教材和教学参考书，相关专业的工程技术人员学习EDA技术的参考书，也可供各种EDA技术培训班使用。

《可编程器件EDA技术与实践》

书籍目录

序前言第一章 EDA技术概述 第一节 EDA技术的发展及其未来 第二节 EDA技术的构成要素 第三节 EDA软件系统的构成 第四节 基于可编程器件的EDA技术设计流程第二章 可编程逻辑器件与数字系统的设计 第一节 可编程逻辑器件概述 第二节 Altera系列可编程逻辑器件 第三节 基于FPGA/CPLD的数字系统设计基础第三章 EDA数字系统开发软件 第一节 MAX+PLUS II概述 第二节 MAX+PLUS II的基本操作 第三节 MAX+PLUS II的设计输入方法 第四节 MAX+PLUS II的设计处理过程 第五节 FPGA开发软件Xilinx Foundation 第六节 ispLSI开发软件Lattice ispEXPERT第四章 硬件描述语言VHDL编程基础 第一节 概述 第二节 VHDL与高级语言的区别 第三节 VHDL的基本数据类型 第四节 VHDL的基本描述语句 第五节 子程序 第六节 程序包和库 第七节 基本逻辑电路设计 第八节 状态机制的VHDL设计第五章 可编程模拟器件及其开发软件PAC-Designer 第一节 可编程模拟器件概述 第二节 Lattice的ispPAC系列的结构 第三节 ispPAC的接口电路 第四节 ispPAC增益调整方法 第五节 有源滤波器设计 第六节 PAC-Designer软件使用方法第六章 EDA设计综合实例与实验 第一节 数字电路综合设计实例 第二节 计算机接口设计实例 第三节 数模混合电路设计实例附录 EDA实验开发系统资源参考文献

《可编程器件EDA技术与实践》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com