

《电路与数字逻辑设计实践》

图书基本信息

书名：《电路与数字逻辑设计实践》

13位ISBN编号：9787810505260

10位ISBN编号：7810505262

出版时间：2004-9

出版社：东南大学出版社

页数：184

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《电路与数字逻辑设计实践》

内容概要

本书为东南大学《电工电子实践课程丛书》之一。全书共分四篇，第一篇为电路实践，包括10个实验，均是由真实仪器来完成的；第二篇为数字电子技术实践，包括6个基本实验和1个综合实验；第三篇为EDA实践，包括4个虚拟实验和3个PLD应用实验；第四篇为附录，介绍虚拟实验台的使用，Synario开发软件的使用，SE系列实验板的操作，电动系仪表，译码驱动及显示器简介，常用逻辑符号对照表和常用集成电路型号及引脚图。本书可作为高等院校工科电子类、通信类、电气类各专业的实验教材，也可供从事电子工程设计的技术人员参考。

《电路与数字逻辑设计实践》

书籍目录

第一篇 电路实践 实验一 伏安特性的测试 实验二 网络定量的测试 实验三 受控源特性的研究 实验四 示波器、函数发生器和交流毫伏表的使用 实验五 交流阻抗参数的测量和功率因数的改善 实验六 三相电路的研究 实验七 互感的研究 实验八 电路频率特性的研究 实验九 一阶电路时域响应的研究 实验十 二阶电路时域响应的研究 第二篇 数字电子技术实验 实验一 三态门和OC门的研究 实验二 用SSI设计组合电路和冒险现象观察 实验三 MSI组合功能件的应用 实验四 集成触发器 实验五 MSI时序功能件的应用 实验六 随机存取存储器的应用 实验七 综合设计实验 第三篇 EDA在实践教学中的应用 实验一 网络定理 实验二 受控源特性的研究 实验三 电路频率特性的研究 实验四 电路的时域响应 实验五 在系统可编程技术入门 实验六 用ABEL语言设计组合电路 实验七 用层次化设计方法设计简易数字钟 附录 附录一 Wllectonice Workbench 5.0的使用 附录二 ISP Synarion System的操作 附录三 ISP数字系统实验板使用说明 附录四 电动系仪表 附录五 译码驱动及显示器简介 附录六 常用逻辑符号对照表 附录七 常用集成电路型号及引脚图 参考文献

《电路与数字逻辑设计实践》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com