

《数字逻辑电路设计与实现》

图书基本信息

书名：《数字逻辑电路设计与实现》

13位ISBN编号：9787030132239

10位ISBN编号：7030132238

出版时间：2004-5

出版社：科学出版社

作者：李宜达

页数：305

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《数字逻辑电路设计与实现》

内容概要

本书是讲述用AHDL和VHDL进行逻辑电路设计的书籍。全书共分为9章，第1章介绍了一些基本概念；第2章介绍了MAX+plus 软件所提供的设计输入法；第3章介绍了HDL语法；第4章-第8章介绍了组合逻辑电路、触发器、计数器和寄存器的内容；第9章介绍了时序逻辑电路分析与设计的过程。

本书适合电子类专业的学生使用，也可作为相关从业人员的参考书。

《数字逻辑电路设计与实现》

书籍目录

第1章 逻辑概论 1.1 数字系统 1.2 二进制数的四则运算 1.3 BCD码 1.4 格雷码 1.5 基本逻辑组件 1.6 布尔代数 1.7 布尔函数的化简第2章 绘图输入法 2.1 数字电路设计 2.2 安装MAX+plus 2.3 绘图输入法 2.4 功能模拟 2.5 产生符号文件第3章 HDL语法 3.1 AHDL 3.2 VHDL第4章 组合逻辑设计(一)——计算电路 4.1 引言 4.2 半加器与全加器 4.3 半减器与全减器 4.4 加/减法器 4.5 BCD加法器 4.6 BCD减法器 4.7 BCD加/减法器第5章 组合逻辑设计(二)——处理电路 5.1 多任务器 5.2 解多任务器 5.3 译码器 5.4 编码器 5.5 比较器 5.6 同位检查器与产生器第6章 触发器 6.1 引言 6.2 门控RS触发器 6.3 JK触发器 6.4 D触发器 6.5 T触发器 6.6 触发器的绘图描述法 6.7 触发器的HDL语言描述语法第7章 计数器 7.1 异步计数器 7.2 任意模数的异步计数器 7.3 同步计数器 7.4 含同步清除功能的计数器第8章 寄存器 8.1 移位寄存器 8.2 移位寄存器的种类 8.3 环形计数器 8.4 詹森计数器第9章 时序逻辑电路分析与设计 9.1 触发器的特征方程式 9.2 触发器的激发表 9.3 触发器的状态图 9.4 时序逻辑电路分类 9.5 时序逻辑电路分析 9.6 时序逻辑电路的设计

《数字逻辑电路设计与实现》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com