

《数字系统设计与Verilog HDL》

图书基本信息

书名：《数字系统设计与Verilog HDL》

13位ISBN编号：9787505369122

10位ISBN编号：7505369121

出版时间：2002-1-1

出版社：

作者：杨吉斌,王金明

页数：320

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《数字系统设计与Verilog HDL》

内容概要

本书主要阐述数字系统设计方法和Verilog HDL语言的应用，着眼于综合开发能力的提高。本书按照“器件-设计软件-设计语言”的顺序系统介绍数字系统设计的方法、PLD器件、流行的EDA设计软件和HDL设计语言等，力求涵盖数字系统开发所涉及的主要方面，并在内容上进行取舍，作了精心的编排。本书重点对用Verilog HDL设计开发常用的数字电路和数字系统进行具体阐述，并配以大量的设计实例，所有实例均经过了综合和验证。相关器件和开发工具主要选取了国内广泛使用的Altera公司的PLD器件及其开发工具MAX+PLUS II。本书可供电子和通信等领域从事硬件设计和系统开发的工程技术人员和教师阅读参考，也可以作为相关专业研究生和高年级本科生的教材。

《数字系统设计与Verilog HDL》

书籍目录

第1章 数字系统与数字系统设计

第2章 ASIC与PLD

第3章 Altera的CPLD/FPGA

第4章 常用的EDA设计软件

第5章 MAX+PLUS 使用指南

第6章 Verilog HDL

第7章 用Verilog HDL设计数字电路

第8章 数字模块与数字系统的设计实现

附录A Verilog HDL关键字

附录B MAX+PLUS 支持的Verilog HDL数据类型和语句

附录C GW48型EDA实验开发系统使用介绍

参考文献及相关网站

精彩短评

1、选修课

《数字系统设计与Verilog HDL》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com