

《从算法设计到硬线逻辑的实现》

图书基本信息

书名：《从算法设计到硬线逻辑的实现》

13位ISBN编号：9787040092530

10位ISBN编号：7040092530

出版时间：2001-06-01

出版社：高等教育出版社

作者：夏宇闻

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《从算法设计到硬线逻辑的实现》

内容概要

本书是《从算法设计到硬线逻辑的实现--复杂数字逻辑系统的Verilog HDL设计技术和方法》的配套用书。主要内容包括12个实验练习和Verilog的语法手册。各个实验由浅入深，从简单到复杂，介绍了用Verilog语言设计数字电路系统的实用方法与技术，有较强的实践性和指导意义。语法部分包括标志符的使用、基本语句以及系统任务和函数的介绍，内容较为详尽，可方便学生和工程技术人员查询使用，对学习Veri

《从算法设计到硬线逻辑的实现》

精彩短评

1、是我手上那本ISBN: 9787811243093的书的旧版吗？

《从算法设计到硬线逻辑的实现》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com