

《数字逻辑与Verilog设计》

图书基本信息

书名：《数字逻辑与Verilog设计》

13位ISBN编号：9787302366853

出版时间：2014-8

作者：Stephen Brown,Zvonko Vranesic

页数：847

译者：罗嵘 选译

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《数字逻辑与Verilog设计》

内容概要

本书英文原著的作者是多伦多大学的Stephen Brown 和Zvonko Vranesic教授。他们长期从事相关教学和研究工作，具有丰富的经验。Stephen Brown教授还是Altera公司全球大学计划的总负责人。

译者曾多次和Stephen Brown教授交流，并在2010年通过Altera公司大学培训计划，由Stephen Brown教授授予该公司的工程师培训资格。

此次有幸接受清华大学出版社盛东亮编辑邀请选译本书，给出书中每节的导读和相关术语，又重温了一遍这本在国内外大学本科教育以及工程师培训中广泛使用的经典教科书。

本书共包括11章正文和两篇附录。为了让读者了解传统的人工进行数字设计的基本理论，前六章主要还是介绍数字逻辑的基础，且此部分内容可以作为一个学期的数字逻辑设计导论课程。由于数字系统的规模越来越大，采用计算机辅助设计工具来完成数字电路的设计势在必行，因此本书从第2章开始就将相关知识融入到基础理论中，让读者能在阅读和学习过程中潜移默化地掌握Verilog代码编写风格，达到事半功倍的效果。

此外，本书基本上每章正文最后都有问题求解案例，让读者了解如何求解典型的习题。因此，该书作为高等院校的本科数字逻辑设计课程的参考教材或者从事数字设计的工程师的参考书籍，是非常有效的。

该书第2版由夏宇闻等进行了全文翻译（2008年），本版书中的术语和定义的翻译参考了第2版。

《数字逻辑与Verilog设计》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com