

《8086/386系列汇编语言程序设计》

图书基本信息

书名：《8086/386系列汇编语言程序设计》

13位ISBN编号：9787563501670

10位ISBN编号：7563501673

出版时间：1994-06

出版社：北京邮电学院出版社

作者：王方新

页数：428

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

内容概要

内 容 简 介

本书作为计算机汇编语言程序设计课程的教材，是根据邮电院校八五教材规划、在已使用四年讲义的基础上修改、完善而成的。全书分为七章，以8086/386汇编语言为背景，分别介绍了8086/286以及386微计算机系统结构、指令系统、宏汇编语言MASM、程序设计方法、中断与DOS调用、输入输出程序设计及286/386保护模式程序设计。本书在编写中避免了手册式的繁琐叙述，突出重点，深入浅出，循序渐进。例题兼顾了语法规则和程序设计方法，并把程序设计方法放在主要地位。例题涉及常用算法并结合实时控制、通信和信号处理应用。各章都配备一定数量的习题以及实验上机题。在附录部分介绍了汇编连接工具MASM，LIB，LINK，调试工具DEBUG，CodeView以及DOS系统功能调用表，8086/88/286指令代码表等。本书易于入门和自学，除可用作高校“汇编语言程序设计”课程的教材外，也可供计算机、通信、自控、电子类工程技术人员学习参考。

书籍目录

目录

编者的话

绪论

第一章 Intel8086体系结构

1 - 1微型计算机系统

1 - 28086CPU

1 - 2 - 18086CPU

1 - 2 - 2寄存器组

1 - 2 - 3CPU执行指令的过程

1 - 2 - 4总线接口单元与执行单元

1 - 2 - 58086系统总线结构

1 - 3段寄存器

1 - 4标志寄存器FLAG

1 - 4 - 1控制标志

1 - 4 - 2状态标志

1 - 5堆栈

1 - 680286/386

1 - 6 - 180286

1 - 6 - 280386

1 - 6 - 380386的寄存器组

1 - 780486/Pentium

1 - 7 - 180486

1 - 7 - 2Pentium

习题一

实验题一

第二章 指令系统

2 - 1寻址方式

2 - 1 - 1寻址方式

2 - 1 - 2寻址方式的比较

2 - 280386寻址方式

2 - 3指令系统

2 - 3 - 1数传指令

2 - 3 - 2算术运算指令

2 - 3 - 3逻辑运算指令

2 - 3 - 4移位指令

2 - 3 - 5数据串操作指令

2 - 3 - 6转移指令

2 - 3 - 7处理器控制指令

2 - 480286的指令扩充

2 - 5指令代码格式

习题二

实验题二

第三章 汇编语言

3 - 1汇编语言语句

3 - 1 - 1汇编语言语句

3 - 1 - 2参数

3 - 1 - 3标识符 (Identifier)

- 3 - 1 - 4运算和操作符
- 3 - 2常量
 - 3 - 2 - 1常量的定义
 - 3 - 2 - 2 串常量
- 3 - 3变量
 - 3 - 3 - 1变量的定义
 - 3 - 3 - 2变量的属性
 - 3 - 3 - 3变量的使用
- 3 - 4标号
 - 3 - 4 - 1标号的类型与属性
 - 3 - 4 - 2标号的定义
- 3 - 5TYPE , SIZE与LENGTH
- 3 - 6类型的改变与指定
 - 3 - 6 - 1PTR运算符
 - 3 - 6 - 2THIS运算符
 - 3 - 6 - 3LABEL运算符
- 3 - 7汇编语言程序结构
 - 3 - 7 - 1模块 (Module) 结构
 - 3 - 7 - 2段 (Segment)
 - 3 - 7 - 3过程 (Procedure)
 - 3 - 7 - 4群 (Group)
- 3 - 8简化的段定义
- 3 - 9结构与记录
 - 3 - 9 - 1结构 (Structure)
 - 3 - 6 - 2记录
- 3 - 10条件汇编
- 3 - 11宏指令语句
 - 3 - 11 - 1宏操作伪指令
 - 3 - 11 - 2重复块定义伪指令
 - 3 - 11 - 3符号处理与LOCAL伪指令
 - 3 - 11 - 4嵌套宏定义
 - 3 - 11 - 5嵌套宏调用
 - 3 - 11 - 6重复宏定义
 - 3 - 11 - 7宏定义库的使用 INCLUDE伪指令
- 3 - 12汇编过程与汇编程序
- 3 - 13连接程序
- 3 - 14汇编语言程序的运行环境
 - 3 - 14 - 1操作系统
 - 3 - 14 - 2DOS的内部和外部命令
 - 3 - 14 - 3中断与系统功能调用
- 3 - 15EXE , COM文件结构与程序段前缀PSP
 - 3 - 15 - 1程序段前缀PSP
 - 3 - 15 - 2EXE文件结构
 - 3 - 15 - 3COM文件
 - 3 - 15 - 4内存控制块与环境块
- 习题三
- 实验题三
- 第四章 程序设计方法
 - 4 - 1顺序结构

- 4 - 1 - 1简单数制变换
- 4 - 1 - 2简单数码转换
- 4 - 1 - 3重复宏定义和嵌套段定义在数码转换中的应用
- 4 - 2分支结构
 - 4 - 2 - 1无条件转移指令
 - 4 - 2 - 2条件转移指令
 - 4 - 2 - 3分支程序设计
 - 4 - 2 - 4多分支程序设计
- 4 - 3循环结构
 - 4 - 3 - 1循环指令LOOP
 - 4 - 3 - 2多重循环
- 4 - 4子程序
 - 4 - 4 - 1子程序结构
 - 4 - 4 - 2调用指令CALL
 - 4 - 4 - 3返回指令RET
 - 4 - 4 - 4子程序库
 - 4 - 4 - 5参数的传递
 - 4 - 4 - 6嵌套
 - 4 - 4 - 7递归
- 4 - 5算术运算
 - 4 - 5 - 1十进制运算
 - 4 - 5 - 2乘法运算
 - 4 - 5 - 3除法运算
 - 4 - 5 - 4符号扩展指令
- 4 - 6浮点数运算
- 4 - 7可浮动程序与可再入程序
 - 4 - 7 - 1可浮动程序
 - 4 - 7 - 2可再入程序
- 4 - 8汇编语言子程序与高级语言的接口
 - 4 - 8 - 1模块之间的连接方式
 - 4 - 8 - 2参数传递方法
- 4 - 9386实地址模式程序设计
 - 4 - 9 - 1386的实地址模式
 - 4 - 9 - 2段字设置
 - 4 - 9 - 3386的指令扩充
 - 4 - 9 - 4程序设计实例

习题四

实验题四

第五章 中断与DOS调用的程序设计

- 5 - 1中断与异常
 - 5 - 1 - 18086/286的中断方式
 - 5 - 1 - 2中断类型与中断向量
 - 5 - 1 - 3中断响应
 - 5 - 1 - 4中断返回
 - 5 - 1 - 5中断优先权
 - 5 - 1 - 6异常
 - 5 - 1 - 7可编程中断控制器8259A
 - 5 - 1 - 8386的中断与异常

- 5 - 2DOS中断调用
- 5 - 2 - 1DOS操作系统
- 5 - 2 - 2中断调用
- 5 - 2 - 3中断调用的使用编程
- 5 - 3系统功能调用
- 5 - 3 - 1系统功能调用
- 5 - 3 - 2使用举例
- 5 - 3 - 3常驻内存程序的设计
- 5 - 3 - 4在程序中嵌套DOS命令行操作
- 5 - 4显示调用的程序设计
- 5 - 4 - 1EGA方式
- 5 - 4 - 2VGA/TVGA方式
- 5 - 4 - 310H显示中断调用
- 5 - 4 - 4VGA/TVGA的直接VRAM访问
- 5 - 5磁盘文件管理
- 5 - 5 - 1磁盘参数
- 5 - 5 - 2磁盘分区
- 5 - 5 - 313H磁盘中断调用
- 5 - 5 - 425H/26H绝对磁盘读写中断调用
- 5 - 5 - 5系统功能调用 传统的磁盘文件管理
- 5 - 5 - 6采用文件标记的管理
- 5 - 6通信应用编程
- 5 - 6 - 1信号处理
- 5 - 6 - 2信号接收缓冲区与队
- 5 - 6 - 3实时多任务与链表
- 5 - 6 - 4信号编译码

习题五

实验题五

第六章 输入输出程序设计

- 6 - 1I/O指令与并行通信
- 6 - 1 - 1I/O指令
- 6 - 1 - 2以查询方式进行数据并行输入/输出
- 6 - 1 - 3微机并行接口（打印口）
- 6 - 1 - 4打印机I/O中断调用（17H）
- 6 - 1 - 5打印控制命令
- 6 - 2串行通信与8250可编程异步通信接口
- 6 - 2 - 1串行通信
- 6 - 2 - 2RS232C 接口标准
- 6 - 2 - 38250可编程串行异步通信接口（UART）
- 6 - 2 - 4串行通信程序设计
- 6 - 2 - 5串行输入输出中断调用与功能调用
- 6 - 3可编程定时/计数器8253/8254与音乐编程
- 6 - 3 - 18253的编程
- 6 - 3 - 2PC微机扬声器驱动方法
- 6 - 3 - 3音调控制
- 6 - 3 - 4简单乐曲的演奏

习题六

实验题六

第七章 保护模式下的程序设计

- 7 - 1286保护模式下的寻址实现
 - 7 - 1 - 1286CPU系统结构
 - 7 - 1 - 2寻址过程
 - 7 - 1 - 3段选择符与段描述符
 - 7 - 1 - 4门描述符
 - 7 - 2地址管理与虚拟存储的实现
 - 7 - 3特权级的保护
 - 7 - 3 - 1特权级 (PrivilegeLevel)
 - 7 - 3 - 2堆栈与数据段特权级保护规则
 - 7 - 3 - 3代码段特权级保护规则
 - 7 - 3 - 4一致性代码段和非一致性代码段
 - 7 - 3 - 5代码段特权级检查细则
 - 7 - 3 - 6引起CPL变化的中断/异常与调用
 - 7 - 3 - 7其他保护性检查
 - 7 - 3 - 8I/P保护
 - 7 - 4286/386的实地址模式
 - 7 - 4 - 1实地址模式
 - 7 - 4 - 2与8086的区别
 - 7 - 4 - 3由保护模式返回实模式的方法
 - 7 - 5多任务与任务转换
 - 7 - 5 - 1多任务
 - 7 - 5 - 2任务状态段TSS
 - 7 - 5 - 3任务门
 - 7 - 5 - 4任务转换
 - 7 - 6保护模式下的中断与异常
 - 7 - 6 - 1实模式下的中断与异常
 - 7 - 6 - 2保护模式下的中断与异常
 - 7 - 7保护模式下的指令扩充
 - 7 - 8286保护模式程序设计举例
 - 7 - 8 - 1一般性问题
 - 7 - 8 - 2程序实例
 - 7 - 8 - 3访问扩充内存
 - 7 - 9386保护模式程序设计
 - 7 - 9 - 1386的保护模式
 - 7 - 9 - 2寻址16位段的设计举例
 - 7 - 9 - 3寻址32位段的设计举例
- 习题七
- 实验题七
- 参考文献
- 附录一 8086汇编语言上机操作与常用工具软件
 - 一.上机操作过程
 - 二.汇编程序MASM
 - 三.库程序LIB
 - 四.连接程序LINK
 - 五.动态调试程序DEBUG
 - 六.CodeView调试程序
- 附录二 DOS系统功能调用表
- 附录三 8086/286指令表
- 附录四 ASCII字符表

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com