

《集成电路速查大全》

图书基本信息

书名：《集成电路速查大全》

13位ISBN编号：9787560604992

10位ISBN编号：7560604994

出版时间：1997年10月

出版社：西安电子科技大学出版社

作者：尹雪飞

页数：287

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《集成电路速查大全》

前言

随着科学技术的进步，集成工艺水平和电路设计技术的不断发展，集成电路的品种也不断增多，所实现的功能范围迅速扩大，集成电路越来越得到人们的青睐。然而，诸多集成电路功能及引出端图散见于各类手册或说明书中，到目前为止，还没有一套完整的手册对当今国内外生产的各类集成电路(特别是最新推出的集成电路)作系统、全面的介绍，这给使用者带来极大的不便。为了全面介绍集成电路，方便电子技术类科技人员及电器维修人员的工作和大专院校学生做课程设计和毕业设计，同时也为了满足电类专业有关课程的实验需要，特编写此丛书。本册为丛书之一，共分七章，分别列举了1vrL集成电路、cMos集成电路、常用的模拟集成电路、存储器、接口集成电路、集成稳压器的功能及引出端图，并且在最后一章以附录的形式介绍了有关使用集成电路的基本知识。对于本书未涉及的其它集成电路，例如计算机外围电路、微处理器、D/A和A/D转换器、电视、电话、游戏机、收录机、音响等所用集成电路，编者将在后续诸册中陆续进行介绍。由于时间仓促，收集资料有限，作者虽竭尽全力，书中仍难免有错误或不完善之处，恳请读者提出宝贵意见。

《集成电路速查大全》

内容概要

《集成电路速查大全》是由西安电子科技大学出版社出版的。

《集成电路速查大全》

书籍目录

第一章 TTL集成电路

表一 TTL集成电路索引表

表二 TTL集成电路引出端功能图 按序号排列

第二章 CMOS集成电路

表一 CMOS集成电路电参数文字符号表

表二 CMOS集成电路引出端功能

《集成电路速查大全》

章节摘录

92 12分频计数器 93 四位二进制计数器 94 四位移位寄存器(异步) 95 四位移位寄存器(并行输入, 输出) 96 五位移位寄存器 97 六位同步二进制比率乘法器 100 八位双稳锁存器
103 负沿触发双JK触发器(带清除) 106 负沿触发双JK触发器(带预置, 共清除和时钟) 107 双JK触发器(带清除, 负触发器) 108 双JK触发器(带预置, 共清除和时钟) 109 双JK触发器(带置位, 清除, 正触发) 110 与门输入JK主从触发器(带锁定) 111 双JK主从触发器(带数据锁定) 112 双JK触发器(带置位, 清除, 负触发) 113 双JK触发器(带置位, 负触发) 114 双JK触发器(带预置, 共清除和时钟) 116 双四位锁存器 120 双脉冲同步器 / 驱动器 121 单稳触发器(有施密特触发) 122 可重触发单稳触发器(带清除) 123 双可重触发单稳触发器(带清除) 125 四总线缓冲器(3s, EN低电平有效) 126 四总线缓冲器(3s, EN高电平有效) 128 四2输入或非线驱动器
1313 ~ 8 译码器

《集成电路速查大全》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com