

《入門Verilog HDL記述》

图书基本信息

书名：《入門Verilog HDL記述》

13位ISBN编号：9784789833981

10位ISBN编号：4789833984

出版时间：2004/05

出版社：CQ出版

作者：小林優

页数：255

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《入門Verilog HDL記述》

内容概要

内容（「BOOK」データベースより）

Verilog HDLやVHDLによる設計はもはや日常となり、HDLに代わると言われるC言語ベースの設計例も報告されるようになってきました。本書の初版もVerilog HDLによる設計のための入門書として多くの読者に支持されてきました。本書の内容は、Verilog HDLによる設計のれい明期に著者が会得した内容を整理し、1冊にまとめたものです。著者の主な業務が、設計から(広義の)コンサルティングに変わり、多くの設計事例や記述例を見るに至り、本書の内容にひとりよがりな思い込みの部分が少なからず目に付いてきました。そこで、半導体理工学研究センター(STARC)が策定した「設計スタイルガイド」に準拠して、本書の記述例や解説を見直しました。

内容（「MARC」データベースより）

Verilog HDLによる設計のための入門書。設計のれい明期に著者が会得した内容を整理したもの。半導体理工学研究センターが策定した「設計スタイルガイド」に準拠して記述例や解説を見直した、96年刊の改訂。

《入門Verilog HDL記述》

精彩短评

- 1、去年看的福岛课长的书。

章节试读

- 1、《入門Verilog HDL記述》的笔记-
想看，不知道哪里有卖的
- 2、《入門Verilog HDL記述》的笔记-
还没有这本书，想看

《入門Verilog HDL記述》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com