

《数字集成电路与嵌入式内核系统的测试设计》

图书基本信息

书名：《数字集成电路与嵌入式内核系统的测试设计》

13位ISBN编号：9787111187066

10位ISBN编号：7111187067

出版时间：2006-5

出版社：机械工业出版社

作者：克拉茨

页数：284

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《数字集成电路与嵌入式内核系统的测试设》

内容概要

本书论述集成电路与嵌入式数字系统的测试技术，提出许多重要且关键的解决方案。针对目前在测试中遇到的实际问题，从技术和产品的投资成本上论述嵌入内核和SoC的测试问题。

本书适合作为高等院校相关专业本科生、研究生的教材或参考书，也可供相关专业技术人员参考。

本书包括五章，按目录的顺序排列是：测试基础、自动测试图形生成(ATPG)、扫描、存储器测试和内核。每章概要如下：第1章包括有关测试的术语、定义和基本信息，介绍了什么是测试和可测性设计，怎么做测试，为什么做测试，需要测试的对象是什么，怎么度量与实施测试，使用什么设备测试，工程和成本权衡的内因是什么。这是非常基础的一章，可以让初学者或初级测试与可测性设计专业人员快速了解测试的需求、作用和语言。第2章介绍繁重的向量生成任务的自动化过程，以及如何利用自动测试图形生成(ATPG)方法减小量产时间。该章描述了AC(动态)和DC(静态)故障模型向量生成分析与技术，包括了在硬件设计中必须遵守某些规则的原因，如何降低向量集合的大小，向量集合生成的时间等内容。本章同时也讨论了ATPG过程中的度量和权衡，介绍了不同ATPG工具的评估和基准程序比较，帮助读者在应用中选择适用的方法和工具。第3章讲述扫描测试方法，开始先介绍了扫描设计和操作的基本知识，讨论了采用一个扫描设计时需要考虑的设计要点与权衡。同时也包括了在设计中的扫描安装技术，以及一些普遍问题的解决方法，例如可靠移位、无竞争向量、移位定时、时钟偏差。最后，介绍了一些减少测试时间的技术，如按照额定功能频率对扫描结构进行移位(全速扫描)，以及从设计的定时分析中抽取关键路径信息，然后在扫描链中使用额定频率采样(AC扫描)，从而通过扫描来达到AC测试目标。第4章讲述存储器测试、扫描测试结构中的存储器应对方法和存储器内建自测试(MBIST)。该章从存储器测试基础讲起，扩展到与扫描共存的测试结构，最后描述内建自测试结构与集成。内建自测试的存储器内核交付要包含很多信息，包括如何处理大量存储器内核集成，如何减少路由的问题，功耗问题，特征提取，数据调试，数据保存问题。第5章介绍使用可测试与可访问的嵌入式内核进行可测性设计。该章先介绍了被称作“嵌入式IP(智能模块)”，嵌入式内核或基于内核的设计风格的基本术语、定义、内容、权衡。基于嵌入式内核的设计流程包括两个方面，设计可测试可重用的内核，使用嵌入式可重用内核设计芯片。学习该章需要深入理解第1、3、4章的内容。

《数字集成电路与嵌入式内核系统的测试设》

作者简介

Alfred L. Crouch毕业于肯塔基大学，获电气工程硕士学位（MSEE）。他曾先后供职于德州仪器、数字设备公司以及摩托罗拉公司，长期从事测试设计、测试自动化以及计算机辅助测试的工作。他在若干IEEE出版物、E-Timers以及专业杂志发表过大量文章，是IEEE会员。他拥有9个美国专利，主要是测试相关的发明专利，如逻辑内建自测试、存储器内建自测试、扫描结构、扫描优化，低功耗测试以及全速扫描。

《数字集成电路与嵌入式内核系统的测试设》

书籍目录

译者序前言本书导读第1章 测试和可测性设计的基础知识1.1简介1.1.1目的1.1.2测试、测试过程和可测性设计1.1.3并发测试工程1.2测试动因1.2.1为什么要测试1.2.2 DPr争论的正反方观点1.3测试的定义1.3.1什么是测试1.3.2输入激励1.3.3输出响应1.4测试度量准则1.4.1测量什么1.4.2故障度量的数学描述1.5故障建模1.5.1物理缺陷1.5.2故障建模1.6测试分类1.6.1功能测试1.6.2结构测试1.6.3组合电路的穷举和伪穷举测试1.6.4全穷举测试1.6.5测试风格1.7制造过程中的测试1.7.1制造过程中的测试过程1.7.2制造过程中的测试负载板1.7.3制造过程中的测试程序1.8使用自动测试设备1.8.1 自动测试设备1.8.2 ATE的限制1.8.3 ATE成本考虑1.9测试和引脚的定时1.9.1测试仪和器件引脚的定时1.9.2测试仪的边沿设定1.9.3测试仪的精度和准确度1.10制造过程中的测试程序的构成1.10.1测试程序的分块和组成1.10.2测试程序优化1.11推荐的参考读物第2章 自动测试图形生成的基本原理2.1简介2.1.1目的2.1.2自动测试图形生成2.1.3图形生成过程的流程2.2选择ATPG的理由2.2.1为什么选择ATPG2.2.2关于ATPG的正反方观点2.3自动测试图形生成过程2.4组合电路的固定故障介绍2.4.1组合电路的固定故障2.4.2组合电路的固定故障检测2.5延时故障介绍2.5.1延时故障2.5.2延时故障的检测2.6基于电流的故障介绍2.6.1基于电流的测试.....

《数字集成电路与嵌入式内核系统的测试设》

精彩短评

1、ATPG BIST SCAN TEST
这样的书没人读，没天理

《数字集成电路与嵌入式内核系统的测试设》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com