

《ARM嵌入式处理器结构与应用基础》

图书基本信息

书名：《ARM嵌入式处理器结构与应用基础》

13位ISBN编号：9787810778435

10位ISBN编号：7810778439

出版时间：2007-3

出版社：北航

作者：马忠梅，徐英慧编

页数：352

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《ARM嵌入式处理器结构与应用基础》

内容概要

本书针对目前最通用的32位RISC：处理器——ARM处理器系列，介绍ARM体系结构和应用基础。全书共6章，既有软件编程部分——A：RM编程模型以及ARM指令集说明和ARM汇编程序设计，又有硬件部分——ARM7TDMI处理器和ARM926EJ—S处理器的结构原理，而且对带ARM核嵌入式系统芯片的特点，以及整个ARM处理器核系列也进行了介绍。本书配有光盘一张，内含ARM公司相关资料。本书特点是取材于ARM公司最新资料，内容比较全面，可作为高等院校相关专业32位嵌入式处理器选修课和培训班教材，也可作为ARM芯片选型、软件编程和硬件设计的参考手册。以及嵌入式系统应用技术人员的参考用书。

《ARM嵌入式处理器结构与应用基础》

书籍目录

第1章 ARM处理器概述
1.1 ARM简介
1.2 ARM处理器系列
1.3 ARM处理器核的分类和扩充标识
1.4 ARM处理器结构简介
第2章 ARM体系结构
2.1 ARM体系结构的版本和变种
2.2 ARM编程模型
2.3 ARM基本寻址方式
2.4 ARM 开发工具
第3章 ARM指令集和汇编程序设计
3.1 条件执行
3.2 指令分类说明
3.3 ARM汇编语言程序设计
3.4 Thumb指令集与ARM指令集的区别
3.5 Thumb2指令集的特点
第4章 ARM7TDMI处理器
4.1 概述
4.2 存储器接口
4.3 协处理器接口
4.4 调试接口
4.5 指令周期时序
4.6 时序图
4.7 深层次调试
4.8 信号描述
第5章 ARM926EJS处理器
5.1 ARM9与ARM7内核比较
5.2 ARM926EJS编程模型
5.3 存储器管理单元MMU
5.4 Cache和写缓冲
5.5 紧耦合存储器接口
5.6 总线接口单元
5.7 非高速缓存取指
5.8 指令存储器屏障
5.9 嵌入式跟踪宏核
5.10 电源管理
第6章 带ARM核的嵌入式系统芯片
6.1 ARM公司的合作模式
6.2 Actel公司可编程器件
6.3 ATMEL公司微控制器
6.4 Cirrus Logic公司微处理器
6.5 Freescale公司i.MX微处理器
6.6 Intel公司XScale微处理器
6.7 Philips公司微控制器
6.8 Samsung公司微处理器
6.9 TI公司的ARM和DSP双核微处理器
附录A 本书相关术语
附录B ARM和Thumb指令集速查表
附录C ARM公司的合作伙伴
附录D 本书配套光盘内容说明
参考文献

《ARM嵌入式处理器结构与应用基础》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com