

# 《微机原理及接口技术》

## 图书基本信息

书名：《微机原理及接口技术》

13位ISBN编号：9787111422334

10位ISBN编号：7111422333

出版社：陈志新 机械工业出版社 (2013-05出版)

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：[www.tushu000.com](http://www.tushu000.com)

## 书籍目录

前言	第1章 微型计算机基础	1.1 计算机中的数制和编码	1.1.1 计算机中的数制	1.1.2 无符号数的表示及运算	1.1.3 带符号数的表示	1.1.4 补码的运算	1.1.5 计算机中的定点数和浮点数	1.1.6 计算机中的常用编码	1.2 微型计算机的分类与组成	1.2.1 微型计算机系统的分类	1.2.2 微型计算机系统的组成	1.3 微型计算机的基本工作原理	习题第2章 80X86及ARM微处理器	2.1 Intel系列微处理器概述	2.2 8086 / 8088微处理器	2.2.1 8086 CPU引脚及其功能	2.2.2 8086 CPU的基本结构	2.2.3 8086 CPU的存储器组织	2.2.4 8086 CPU的I / O组织	2.2.5 8086 CPU最大模式和最小模式下的基本配置	2.2.6 8086 CPU的内部时序	2.2.7 8086与8088 CPU的主要区别	2.3 ARM微处理器	2.3.1 S3C44BOX CPU的引脚及其功能	2.3.2 S3C44BOX CPU的基本结构	2.3.3 S3C44BOX CPU的工作方式	2.3.4 S3C44BOX CPU的内部寄存器	习题第3章 8086 / 8088指令系统	3.1 8086 / 8088 CPU的寻址方式	3.1.1 寻址方式概述	3.1.2 与数据有关的寻址方式	3.2 8086 / 8088的指令系统	3.2.1 数据传送指令	3.2.2 算术运算指令	3.2.3 逻辑指令	3.2.4 串操作指令	3.2.5 程序控制指令	3.2.6 处理器控制指令	习题第4章 汇编语言程序设计	4.1 汇编语言程序设计概述	4.1.1 汇编语句的种类和格式	4.1.2 汇编语言程序设计一般步骤	4.1.3 汇编语言程序的基本结构	4.2 汇编语言的表达式	4.2.1 数值表达式	4.2.2 地址表达式	4.3 伪指令	4.3.1 数据定义伪指令	4.3.2 符号定义伪指令	4.3.3 其他功能伪指令	4.3.4 汇编语言程序结构	4.4 宏指令	4.4.1 宏定义	4.4.2 宏调用	4.4.3 宏扩展	4.4.4 宏定义与宏调用中的参数	4.5 系统功能调用	4.5.1 概述	4.5.2 常用的输入 / 输出系统功能调用	4.6 汇编语言程序设计	4.6.1 顺序结构程序设计	4.6.2 分支结构程序设计	4.6.3 循环结构程序设计	4.6.4 子程序设计	4.7 实用程序设计举例	4.8 汇编语言程序的开发过程	4.8.1 上机开发过程	4.8.2 常用开发软件介绍	习题第5章 存储器	5.1 存储器的分类	5.1.1 按存储器在计算机系统中的作用分类	5.1.2 按存取方式分类	5.1.3 按存储介质分类	5.2 存储器的主要指标	5.3 读 / 写存储器RAW	5.3.1 RAM基本存储电路	5.3.2 RAM的结构及译码方式	5.3.3 典型RAM芯片	5.4 只读存储器ROM	5.4.1 掩膜式的ROM	5.4.2 可编程的ROM	5.4.3 可擦除可编程的ROM	5.4.4 电可擦除可编程的ROM	5.4.5 闪速存储器FlashMemory	5.5 高速缓冲存储器Cache	5.5.1 Cache的工作原理	5.5.2 Cache的组织结构	5.6 存储器芯片的扩展方法	5.7 微处理器8086 / 8088与存储器的连接	5.7.1 CPU与存储器的连接要求	5.7.2 CPU与静态随机存取存储器的连接实例	习题第6章 输入 / 输出接口技术	6.1 计算机接口概述	6.1.1 接口的功能及组成	6.1.2 I / O端口的编址方式	6.2 微机与外设之间的数据传送方式	6.2.1 无条件传送方式	6.2.2 查询传送方式	6.2.3 中断传送方式	6.2.4 直接存储器存取(DMA)方式	6.2.5 I / O处理器控制方式	6.3 可编程定时 / 计数器接口芯片8253	6.3.1 定时 / 计数概述	6.3.2 8253的内部结构和外部引脚	6.3.3 8253的控制字	6.3.4 8253的初始化编程	6.3.5 8253的工作方式	6.3.6 8253应用举例	6.4 可编程并行接口芯片8255A	6.4.1 8255A的功能	6.4.2 8255A的内部结构及外部引脚	6.4.3 8255A的控制字与状态字	6.4.4 8255A的初始化编程	6.4.5 8255A的工作方式	6.4.6 8255A应用举例	6.5 串行通信	6.5.1 串行通信基础	6.5.2 串行通信工作方式	6.5.3 RS-232C标准	6.5.4 长距离串行通信	6.6 可编程串行接口芯片8251A	6.6.1 8251A的主要功能	6.6.2 8251A的内部结构及外部引脚	6.6.3 8251A的工作方式及控制字	6.6.4 8251A应用举例	习题第7章 中断系统	7.1 中断系统的基本概念	7.1.1 中断概念	7.1.2 中断处理的过程	7.2 8086 CPU的中断系统	7.2.1 8086 CPU的中断源	7.2.2 8086 CPU中断处理过程	7.2.3 中断向量与中断类型号	7.3 中断控制器8259A	7.3.1 8259A的外部引脚和内部结构	7.3.2 8259A的中断工作方式	7.3.3 8259A的编程	7.3.4 8259A应用举例	习题第8章 微机中的DMA系统	8.1 DMA系统概述	8.1.1 DMA方式的基本工作过程	8.1.2 DMA方式的操作步骤	8.2 可编程DMA控制器8237	8.2.1 8237的结构、引脚及功能	8.2.2 8237的内部寄存器	8.2.3 8237内部的接口地址分配	8.2.4 8237的应用	习题第9章 数, 模(D / A)和模, 数(A / D)转换器	9.1 D / A和A / D转换器在微机控制系统中的作用	9.2 D / A转换器接口	9.2.1 D / A转换的基本原理	9.2.2 D / A转换器的主要性能指标	9.2.3 D / A转换器DAC0832	9.2.4 D / A转换器DAC1210	9.3 A / D转换器	9.3.1 A / D转换的基本原理	9.3.2 A / D转换器的主要性能指标	9.3.3 A / D转换器ADC0809	9.3.4 A / D转换器AD574A	习题第10章 总线技术	10.1 总线技术概述	10.1.1 总线基本概念及标准	10.1.2 面向总线结构的优点	10.1.3 总线控制原理	10.2 系统总线	10.2.1 ISA总线	10.2.2 EISA总线	10.2.3 VESA总线	10.2.4 PCI总线	10.3 外部通信总线	10.3.1 EPP并行接口	10.3.2 USB外设总线	习题附录	附录A 8086 / 8088指令系统表	附录B ASCII码字符表	参考文献
----	-------------	----------------	---------------	------------------	---------------	-------------	--------------------	-----------------	-----------------	------------------	------------------	------------------	---------------------	-------------------	---------------------	----------------------	---------------------	----------------------	------------------------	-------------------------------	---------------------	--------------------------	-------------	---------------------------	-------------------------	-------------------------	--------------------------	-----------------------	--------------------------	--------------	------------------	----------------------	--------------	--------------	------------	-------------	--------------	---------------	----------------	----------------	------------------	--------------------	-------------------	--------------	-------------	-------------	---------	---------------	---------------	---------------	----------------	---------	-----------	-----------	-----------	-------------------	------------	----------	------------------------	--------------	----------------	----------------	----------------	-------------	--------------	-----------------	--------------	----------------	-----------	------------	------------------------	---------------	---------------	--------------	-----------------	-----------------	-------------------	---------------	--------------	---------------	---------------	------------------	-------------------	------------------------	------------------	------------------	------------------	----------------	----------------------------	--------------------	--------------------------	-------------------	-------------	----------------	--------------------	--------------------	---------------	--------------	--------------	----------------------	--------------------	-------------------------	-----------------	----------------------	----------------	------------------	-----------------	----------------	--------------------	----------------	-----------------------	---------------------	-------------------	------------------	-----------------	----------	--------------	----------------	-----------------	---------------	--------------------	------------------	-----------------------	----------------------	-----------------	------------	---------------	------------	---------------	-------------------	--------------------	----------------------	------------------	----------------	-----------------------	--------------------	----------------	-----------------	-----------------	-------------	--------------------	------------------	-------------------	---------------------	------------------	---------------------	---------------	----------------------------------	-------------------------------	----------------	--------------------	-----------------------	-----------------------	-----------------------	--------------	--------------------	-----------------------	-----------------------	----------------------	-------------	-------------	------------------	------------------	---------------	-----------	--------------	---------------	---------------	--------------	-------------	----------------	----------------	------	----------------------	---------------	------

# 《微机原理及接口技术》

## 编辑推荐

蔡启仲、蓝红莉、庄俊华、代宣军等编写的这本《微机原理及接口技术》以Intel 8086微处理器为基础，系统地介绍16位微型计算机的基本结构、工作原理，目的不在于掌握Intel 8086微处理器及其组成的微型计算机，而在于掌握微型计算机的基本组成结构、汇编语言的编程技术、微型计算机的接口技术。根据这个编写思路，本书充分考虑内容的选取与组织，并兼顾后续课程学习的需求，较好地体现了电气信息类专业的特点和要求。本书的主要内容包括三个部分：微型计算机的基础与硬件部分，微型计算机的软件部分，微型计算机的接口技术与接口芯片部分。具体内容包括：微型计算机基础、80X86及ARM微处理器、总线技术；8086 / 8088指令系统、汇编语言程序设计；存储器、输入 / 输出接口技术、中断系统、微机中的DMA系统、D / A和A / D转换器以及附录。

# 《微机原理及接口技术》

## 版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:[www.tushu000.com](http://www.tushu000.com)