

《(三级A)微机原理与汇编语言程序设计(》

图书基本信息

书名：《(三级A)微机原理与汇编语言程序设计(修订版)》

13位ISBN编号：9787111049838

10位ISBN编号：7111049837

出版时间：2000-01

出版社：机械工业出版社

作者：梁洪峻,等

页数：290

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

书籍目录

目录

《计算机等级考试教程》再版序言

前言

第1篇

第1章 微型机系统组成及原理

1.1 概述

1.2 Intel8086/8088微处理器

1.2.1 8086/8088的内部结构

1.2.2 8086/8088的总线周期概念

1.2.3 8086/8088的引脚信号和

工作模式

1.2.4 8086/8088的时序

1.2.5 中断操作和中断系统

1.2.6 最小模式下的总线保持

1.2.7 最大模式下的总线请求/允许

1.2.8 8086/8088的存储器组织

1.3 Intel 80286微处理器

1.3.1 80286的内部结构

1.3.2 80286芯片引脚

1.3.3 80286的内部寄存器

1.3.4 80286存储器分段和地址方式

1.4 Intel 80386微处理器

1.4.1 80386的内部结构

1.4.2 v80386芯片引脚功能

1.4.3 80386的内部寄存器

1.4.4 80386存储器组织

1.5 Intel 80486微处理器简介

1.5.1 概述

1.5.2 高速缓存

习题

第2章 存储器及其接口

2.1 存储器的种类与特性

2.1.1 存储器的分类

2.1.2 存储器的主要技术指标

2.1.3 内存储器中的数据组织

2.1.4 存储器的基本结构

2.2 半导体存储器

2.2.1 半导体存储器的分类

2.2.2 随机存取存储器RAM

2.2.3 v只读存储器ROM

2.3 存储器芯片与CPU的连接

2.3.1 连接的一般方法

2.3.2 动态RAM与CPU的连接

2.3.3 存储器芯片同CPU连接

时应注意的问题

2.4 8086的数据提取

习题

第3章 微型机总线

3.1 总线概述

3.2 STD总线

3.2.1 信号分配

3.2.2 信号说明

3.3 IEEE488总线

3.4 MULTIBUS总线

3.4.1 MULTIBUS总线的信号和定义

3.4.2 MULTIBUSP1信号线的功能

3.4.3 MULTIBUSP2信号线的功能

3.5 RS - 232C串行接口标准

习题

第4章 输入/输出传送方式及其基本接口

4.1 概述

4.1.1 什么是输入/输出和输入/输出接口

4.1.2 CPU与I/O间的接口信号

4.1.3 CPU与外部设备间传送数据需解决的问题

4.1.4 I/O接口的种类

4.2 输入/输出接口寻址及输入/输出指令

4.2.1 输入/输出接口寻址

4.2.2 输入/输出指令

4.3 程序查询的数据传送方式

4.3.1 无条件传送方式

4.3.2 条件传送方式

4.4 中断系统、中断传输方式

4.4.1 概述

4.4.2 中断综述

4.4.3 8086/8088中断系统

4.5 中断传送方式及8259A

中断控制器

4.5.1 8259A主要功能

4.5.2 8259A组成及引脚

4.5.3 工作原理

4.5.4 初始化命令字

4.5.5 初始化流程

4.5.6 8259A操作命令字

4.6 DMA传送方式及其接口

4.6.1 DMA传送方式

4.6.2 DMA控制器功能

4.6.3 DMA控制器8237A

习题

第2篇

第5章 汇编语言基础知识

5.1 汇编语言及其用途

5.2 8086/8088基本硬件结构

5.2.1 存储器

5.2.2 中央处理器

5.3 字符编码

习题

第6章 8086/8088指令系统

6.1 指令格式

6.2 寻址方式

6.3 指令系统

6.3.1 数据传送指令

6.3.2 算术运算指令

6.3.3 逻辑运算指令

6.3.4 串处理指令

6.3.5 控制转移指令

6.3.6 处理机控制指令

6.4 机器语言指令概述

6.4.1 操作码的机器语言表示

6.4.2 寻址方式的机器语言表示

6.4.3 机器语言指令举例

习题

第7章 汇编语言与汇编程序

7.1 汇编语言程序的格式

7.1.1 汇编语言的基本语法

7.1.2 汇编语言语句

7.2 伪指令

7.2.1 数据定义及存储分配伪指令

7.2.2 表达式赋值伪指令

7.2.3 符号定义伪指令

7.2.4 段定义伪指令

7.2.5 段寻址伪指令

7.2.6 对准伪指令

7.2.7 基数控制伪指令

7.2.8 程序开始和结束伪指令

7.3 汇编程序的功能

7.4 汇编语言程序的上机过程

7.5 程序的执行

第8章 程序设计的基本方法

8.1 汇编语言程序设计的基本步骤

8.1.1 程序设计的一般概念

8.1.2 程序设计的基本步骤

8.1.3 程序的基本控制结构形式

8.2 顺序程序设计

8.3 分支程序设计

8.3.1 概述

8.3.2 转移指令

8.3.3 分支程序设计方法

8.4 循环程序设计

8.4.1 概述

8.4.2 循环指令

8.4.3 单重循环程序设计

8.4.4 多重循环程序设计

8.5 子程序设计

8.5.1 概述

8.5.2 过程的定义

8.5.3 调用和返回指令

8.5.4 参数传递方式

8.5.5 寄存器的保护与恢复

8.5.6 子程序的嵌套与递归调用

8.5.7 子程序编写格式及举例

8.6 DOS系统功能调用

习题

第9章 输入/输出程序设计

9.1 I/O端口与输入/输出概述

9.2 程序直接控制输入/输出方式

9.3 中断传送方式

9.4 直接存储器存取 (DMA) 方式

习题

第10章 宏汇编语言技术

10.1 宏指令

10.2 重复伪指令

10.3 条件伪指令

10.4 综合实例

第11章 80286/80386/80486

汇编语言简介

11.1 80286CPU

11.2 80486/80386

11.3 80286/80386/80486增强与扩充的指令

附录

附录1扩充的ASCII字符表

附录28086/8088指令系统一览表

附录3DOS功能调用

附录4伪指令表

附录5DEBUG主要命令

附录6汇编出错信息表

参考文献

《(三级A)微机原理与汇编语言程序设计(》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com