

《微机原理与接口技术》

图书基本信息

书名：《微机原理与接口技术》

13位ISBN编号：9787040316643

10位ISBN编号：7040316641

出版时间：2011-3

出版社：田辉、徐惠民、孙全、等高等教育出版社 (2011-03出版)

页数：294

版权说明：本站所提供下载的PDF图书仅提供预览和简介以及在线试读，请支持正版图书。

更多资源请访问：www.tushu000.com

《微机原理与接口技术》

内容概要

《微机原理与接口技术(第2版)》突出分类指导，突出不同类型院校工程教育的特点。大众化教育阶段，不同类型院校的人才培养目标定位不同，应当根据不同类型院校学生的特点组织编写与之相适应的教材。鼓励有编写基础的一般院校和应用型本科院校经过2~3年的试用，形成适用于本层次教学的教材。

书籍目录

第1章 微型计算机系统概述	1.1 概述	1.2 微处理器	1.3 微型计算机及微型计算机系统	1.3.1 微型计算机	1.3.2 微型计算机系统	1.4 计算机中数的表示与编码	1.4.1 计算机中常用的数制及其转换	1.4.2 带符号数的表示	1.4.3 数的定点表示与浮点表示	1.4.4 计算机中常用的编码习题																								
第2章 微型计算机系统的微处理器	2.1 8086 / 8088微处理器	2.1.1 8086 / 8088 CPU的编程结构	2.1.2 8086 / 8088 CPU的引脚信号和工作模式	2.1.3 寄存器结构	2.1.4 8086 / 8088 CPU系统的存储器组织	2.1.5 8086 CPU的I / O组织	2.1.6 8086 / 8088 CPU典型时序分析	2.2 ARM处理器	2.2.1 ARM处理器特点	2.2.2 ARM处理器工作状态	2.2.3 ARM处理器工作模式	2.2.4 ARM处理器直接支持的数据类型	2.2.5 ARM处理器的寄存器	2.2.6 ARM处理器的I / O组织	2.2.7 ARM7 TDMI处理器的功能结构习题																			
第3章 指令系统	3.1 8086CPU的寻址方式	3.1.1 立即寻址	3.1.2 寄存器寻址	3.1.3 直接寻址	3.1.4 寄存器间接寻址	3.1.5 变址寻址	3.1.6 基址加变址寻址	3.2 8086 / 8088 CPU指令系统	3.2.1 数据传送指令	3.2.2 算术运算指令	3.2.3 逻辑运算和移位指令	3.2.4 串操作指令	3.2.5 程序控制指令	3.2.6 标志操作和处理器控制指令	3.3 ARM处理器指令系统介绍	3.3.1 ARM处理器指令系统的特点	3.3.2 ARM处理器寻址方式的特点	3.3.3 ARM处理器指令简介习题																
第4章 汇编语言程序设计	4.1 汇编语言程序及其开发方法	4.1.1 汇编语言及汇编语言程序	4.1.2 汇编语言程序的开发方法	4.2 汇编语言源程序的结构	4.2.1 汇编语言的语句格式	4.2.2 8086 / 8088 CPU汇编语言源程序的结构	4.3 8086 / 8088 CPU汇编语言常用伪指令	4.3.1 符号定义伪指令	4.3.2 数据定义伪指令	4.3.3 过程定义伪指令	4.3.4 定位伪指令	4.4 常数、变量及标号	4.4.1 常数	4.4.2 变量	4.4.3 标号	4.5 表达式和运算符	4.5.1 表达式	4.5.2 8086 / 8088 CPU编运算符	4.6 ARM处理器汇编语言简介	4.7 基本结构程序设计	4.7.1 顺序结构	4.7.2 分支结构	4.7.3 循环结构	4.7.4 子程序结构	4.8 8086 / 8088 CPU汇编程序数据的输入与输出(DOS功能调用)	4.8.1 输入单个字符	4.8.2 输入字符串	4.8.3 显示单个字符	4.8.4 显示字符串	4.8.5 磁盘输入输出	4.9 高级汇编语言技术	4.9.1 宏汇编	4.9.2 条件汇编与重复汇编	4.9.3 多模块程序设计习题
第5章 微型计算机系统总线	5.1 总线概述	5.1.1 不同层次的总线	5.1.2 系统总线的主要性能指标	5.1.3 系统总线的发展	5.1.4 单总线和多总线	5.1.5 总线结构的优缺点	5.2 8088 CPU最大工作模式下总线信号的形成	5.2.1 8088 CPU最大工作模式下总线信号的形成	5.2.2 PC总线	5.3 总线仲裁和握手技术	5.3.1 总线主设备和从设备	5.3.2 总线仲裁	5.3.3 总线握手	5.4 常用微型计算机系统总线介绍	5.4.1 ISA总线	5.4.2 PCI总线	5.4.3 USB习题																	
第6章 半导体存储器	6.1 存储器概述	6.1.1 半导体存储器的分类	6.1.2 半导体存储器的结构	6.1.3 存储器读写时序	6.1.4 半导体存储器的主要性能指标	6.2 典型存储器芯片及其接口特性	6.2.1 SRAM	6.2.2 DRAM	6.2.3 ROM	6.2.4 NOR Flash和NAND Flash	6.3 存储器系统的组织	6.3.1 存储器结构确定	6.3.2 片外存储器系统设计	6.4 高速缓存技术	6.4.1 Cache的工作原理	6.4.2 Cache的分级体系结构	6.5 虚拟存储技术习题																	
第7章 微型计算机和外部设备间的数据传输	7.1 概述	7.2 CPU和I / O之间的信号	7.2.1 CPU与I / O之间的接口信号	7.2.2 I / O端口及其寻址方式	7.3 CPU和外部设备之间的数据传送方式	7.3.1 无条件传送方式	7.3.2 查询传送方式	7.3.3 中断传送方式	7.3.4 DMA方式习题																									
第8章 中断系统	8.1 中断的基本概念	8.1.1 什么是中断	8.1.2 中断源	8.1.3 开中断和关中断	8.1.4 中断优先级	8.1.5 中断向量表	8.1.6 中断过程	8.2 8086 CPU中断系统	8.2.1 8086 CPU的中断源	8.2.2 可屏蔽中断的中断周期	8.2.3 8086 CPU的中断向量表	8.2.4 8086 CPU的中断过程	8.3 可编程中断控制器8259A及其应用	8.3.1 中断控制器的基本功能	8.3.2 8259A的基本功能	8.3.3 8259A的基本结构	8.3.4 8259A的引脚	8.3.5 8259A的工作方式	8.3.6 8259A的编程	8.3.7 中断应用程序举例	8.4 ARM处理器中断系统简介	8.4.1 ARM处理器将中断作为一种异常	8.4.2 ARM处理器中断断点的保存	8.4.3 ARM处理器的多级中断系统习题										
第9章 微型计算机常用接口技术	9.1 分析和设计接口的基本方法	9.2 并行接口	9.2.1 概述	9.2.2 并行输入输出过程	9.2.3 可编程并行接口芯片8255及其应用	9.3 串行通信接口	9.3.1 串行通信的基本概念	9.3.2 串行通信协议	9.3.3 RS-232C接口标准	9.3.4 串行通信接口的任务和组成	9.3.5 可编程串行通信接口8251A及其应用	9.3.6 STR710F芯片内嵌的UART模块	9.3.7 串行通信的应用	9.4 定时器 / 计数器	9.4.1 概述	9.4.2 可编程定时器 / 计数器芯片8253及其应用	9.5 DMA控制器	9.5.1 概述	9.5.2 8237ADMA控制器	9.6 模 / 数和数 / 模转换器	9.6.1 概述	9.6.2 数 / 模转换器	9.6.3 模 / 数转换器	9.6.4 D / A和A / D应用系统设计习题参考文献										

章节摘录

版权页：插图：2.基本时序分析 8086 CPU的操作是在指令译码器输出的电位和外面输入的时钟信号联合作用下产生的各个命令控制下进行的，可分为内操作与外操作两种。内操作是控制ALU（算术逻辑单元）进行算术运算，控制寄存器组进行寄存器选择以及送往数据线还是地址线，进行读操作还是写操作等，所有这些操作都在CPU内部进行，用户可以不必关心。CPU的外操作是系统对CPU的控制或CPU对系统的控制，用户必须了解这些控制信号以便正确使用。8086 CPU的外操作主要有如下几种：存储器读写；I/O端口读写；中断响应；总线保持（最小方式）；总线请求/允许（最大方式）；复位和启动；暂停。下面介绍最小工作模式下的总线读操作、总线写操作。（1）总线读操作当8086 CPU进行存储器或I/O端口读操作时，总线进入读周期，8086 CPU的读周期时序如图2-1-21所示。

《微机原理与接口技术》

编辑推荐

《微机原理与接口技术(第2版)》：教育部高等学校电子电气基础课程教学指导分委员会推荐教材。

《微机原理与接口技术》

精彩短评

1、是正品，但是这书我不喜欢

《微机原理与接口技术》

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:www.tushu000.com